PATENT ABSTRACTS OF JAPAN

(11)Publication number:

08-043852

(43)Date of publication of application: 16.02.1996

(51)Int.Cl.

GO2F 1/136 G₀₂F 1/133 GO2F 1/1333 G09G

(21)Application number: 06-175003

(71)Applicant: FUJITSU LTD

(22)Date of filing:

27.07.1994

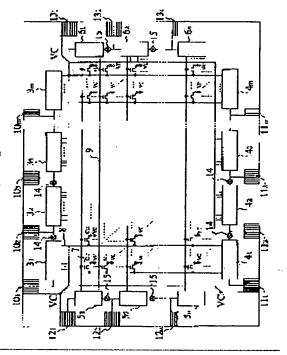
(72)Inventor: ITOKAZU MASASHI

MURAKAMI HIROSHI NAKABAYASHI KENICHI TAKAHARA KAZUHIRO

(54) LIQUID CRYSTAL DISPLAY DEVICE

(57)Abstract:

PURPOSE: To provide a liquid crystal display device having stable display characteristics by rapidly radiating the heat generated from polycrystal silicon TFTs constituting drivers of an active matrix type liquid crystal display device and decreasing the delays of signals and the noises generated in power sources. CONSTITUTION: At least either of the data drivers for driving respective data buses 8 connected to respective pixels 7 of a display part or gate drivers for driving the respective gate buses 9 are divided to at least ≥2 driver blocks 31, 32...3m or 51, 52...5n. Control signals, power sources or image data are supplied to each of the divided driver blocks from pads 101, 102...10m or 121, 122...12n disposed in correspondence to the respective driver blocks.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection] [Date of extinction of right]

【特許請求の範囲】

【請求項1】 表示部の各画素に接続する各データバスを駆動するデータドライバと各ゲートバスを駆動するゲートドライバとを前記各画素と同一の絶縁性基板上に形成したアクティブマトリクス型液晶表示装置において、前記データドライバ及び前記ゲートドライバのうちの少なくとも一方が、少なくとも2以上のドライバブロックに分割されてなることを特徴とする液晶表示装置。

【請求項2】 上記分割されたドライバブロックに対応して、前記ドライバブロック毎に入力信号を供給するためのパッドが設けられてなることを特徴とする請求項1 記載の液晶表示装置。

【請求項3】 上記各データバスまたは上記各ゲートバスの少なくとも一方の両側に前記各バスを駆動するドライバを設けたことを特徴とする請求項1または2記載の液晶表示装置。

【請求項4】 上記各データドライバと上記パッドとの間または上記各ゲートドライバと前記パッドとの間の少なくとも一方に、接続/切断選択手段を設けたことを特徴とする請求項1乃至3のいずれか1項に記載の液晶表示装置。

【請求項5】 上記ゲートドライバ及び上記データドライバとを多結晶シリコンTFTで構成したことを特徴とする請求項1乃至4のいずれか1項に記載の液晶表示装置。

【請求項6】 表示部の各画素に接続する各データパスを駆動するデータドライパと各ゲートパスを駆動するゲートドライバとを前記各画素と同一の絶縁性基板上に設けたアクティブマトリクス型液晶表示装置において、前記絶縁性基板に放熟部材を固着したことを特徴とする液晶表示装置。

【請求項7】 上記ゲートドライバ及び上記データドライバとを多結晶シリコンTFTで構成したことを特徴とする請求項6記載の液晶表示装置。

【請求項8】 上記放熟部材は、上記絶縁性基板の上記 データドライバ及び上記ゲートドライバが設けられた側 の面にシール剤を介して固着されたことを特徴とする請 求項6または7記載の液晶表示装置。

【請求項9】 上記放熟部材は、上記表示部に対応する 対向基板と一部が重なるように設けられたことを特徴と する請求項8記載の液晶表示装置。

【請求項10】 上記放熟部材は、上記絶縁性基板の上 記データドライバ及び上記ゲートドライバが設けられて いない側の面に接着剤により直接固着されたことを特徴 とする請求項6または7記載の液晶表示装置。

【請求項11】 上記放熟部材は、上記絶縁性基板の上記データドライバ及び上記ゲートドライバが設けられている箇所においてのみ、上記接着剤により前記絶縁性基板に直接固着されたことを特徴とする請求項10記載の液晶表示装置。

【請求項12】 上記放熱部材が、板状部材又は膜状部材であることを特徴とする請求項6乃至11のいずれか1項に記載の液晶表示装置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は液晶表示装置に関するものであり、特に、データドライパ及びゲートドライパを多結晶シリコン薄膜トランジスタ(TFT)で構成すると共に、画素をスイッチングするTFTも多結晶シリコンで構成することにより全てのTFTを一枚のパネル内に集積化したアクティブマトリクス型液晶表示装置に関するものである。

[0002]

【従来の技術】従来、薄型の情報端末表示装置として液 晶表示装置が使用されており、この液晶表示装置として は、アクティブマトリクス型液晶表示装置と単純マトリ クス型液晶表示装置とがある。

【 0 0 0 3 】この内のアクティブマトリクス型液晶表示 装置としては、アモルファスシリコンTFTを用いた液 晶表示装置と多結晶シリコンTFTを用いた液晶表示装 置とがあり、現在の主流はアモルファスTFTを用いた 液晶表示装置であるものの、より移動度の高い多結晶シ リコンTFTを用いた液晶表示装置に置き換えが進んで いる。

【0004】多結晶シリコンTFTを用いた液晶表示装置の開発を進めるに連れて、多結晶シリコンはアモルファスシリコンよりも移動度が高いために、アモルファスシリコンTFTを用いた液晶表示装置においては外部の半導体集積回路装置により構成されていたデータドライバ及びゲートドライバを、ガラス基板等の絶縁性基板上に堆積させた多結晶シリコンTFTにより構成することが可能になった。

【0005】これにより、データドライバ及びゲートドライバと画素をスイッチングするTFTとを同一の絶緑性基板上に集積化して構成することが可能になり、液晶表示装置全体の集積度が向上し、液晶表示装置の表示容量(画素密度及び時間的密度)も急激に増大した。

【0006】図9はこの様なデータドライバ及びゲートドライバと画素をスイッチングするTFTとを同一のガラス基板等の絶縁性基板上に集積化した従来のアクティブマトリクス型液晶表示装置の概念的構成を示すもので、TFT基板1の周辺部に表示部の画素7を駆動するデータドライバ3とゲートドライバ5をお互いが行及び列となるように配置し、このデータドライバ3及びゲートドライバ5にフレキシブルケーブル16を介して信号及び電源を供給する。

【0007】この場合、フレキシブルケーブル16からの信号及び電源はデータドライバ3及びゲートドライバ5のそれぞれの1段目に供給され、それが逐次後段に伝達されていくものである。なお、図9において、2は画

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平8-43852

(43)公開日 平成8年(1996)2月16日

(51) Int.Cl. ⁶		識別記号	庁内整理番号	FΙ	技術表示箇所
G02F	1/136	500		•	
	1/133	550			
	1/1333				
G 0 9 G	3/36				

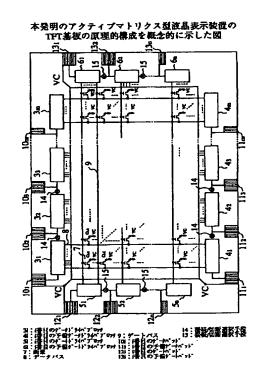
		審査請求	未請求 請求項の数12 OL (全 11 頁)		
(21)出願番号	特顧平 6-175003	(71)出顧人	000005223 富士通株式会社		
(22)出顧日	平成6年(1994)7月27日		神奈川県川崎市中原区上小田中1015番地		
		(72)発明者)発明者 系数 昌史 神奈川県川崎市中原区上小田中1015番地 富士通株式会社内		
		(72)発明者	村上 浩 神奈川県川崎市中原区上小田中1015番地 富士通株式会社内		
		(72)発明者	中林 謙一 神奈川県川崎市中原区上小田中1015番地 富士通株式会社内		
		(74)代理人	弁理士 柏谷 昭司 (外1名) 最終頁に続く		

(54) 【発明の名称】 被晶表示装置

(57)【要約】

【目的】 液晶表示装置に関し、アクティブマトリクス 型液晶表示装置のドライバを構成する多結晶シリコンT FTから発生する熱を速やかに放熟すると共に、信号の 遅延や電源に発生するノイズを減らすことにより、安定 した表示特性を有する液晶表示装置を提供する。

【構成】 表示部の各画素7に接続する各データパス8 を駆動するデータドライバ又は各ゲートバス9を駆動す るゲートドライバの内の少なくとも一方を、少なくとも 2以上のドライパブロック3₁ . 32 · · · 3_m 或いは 51 、52 ・・・5n に分割し、この分割したドライバ ブロック毎に制御信号、電源、或いは、画像データを各 ドライパブロックに対応して設けたパッド101、10 2 · · · 10m 或いは121, 122 · · · 12n から 供給する。



素の集積部である表示部に対応して設けた対向基板であり、CLGは液晶容量であり、VCは対向電極のコモン電圧である。

[0008]

【発明が解決しようとする課題】アクティブマトリクス型液晶表示装置の集積度が向上するに連れて、表示特性が劣化し不安定になる問題があった。これを分析すると、第1に、集積化したデータドライバ及びゲートドライバから発生する熱が多くなるのに対して、基板がガラスなどの熱伝導性の低い絶縁性基板からなり、且つ、他に放熱板や放熱膜のような放熱部材が設けられていないため、熱によりTFTの特性が変化して劣化したり、熱が液晶自体に影響を与えて表示特性が劣化する等の問題があった。

【0009】第2に、液晶表示装置の集積度が向上することによってそれを駆動する回路の規模も増大し、それに伴って1段目から入力された信号及び電源が最終段までドライバ内部を引き回されることになるので、パネル内の信号線や電源線の引回しが延びて電源電圧の不安定化や信号線の遅延の増大化の問題が生じ、液晶表示装置の大規模化を妨げる要因になっている。また、パネル面積が大きくなるにしたがって、製造歩留りの低下を引き起こしており、効果的な冗長方法が必要になっている。

【OO10】したがって、本発明はデータドライバ及びゲートドライバと画案をスイッチングするTFTとを同一のガラス基板等の絶縁性基板上に集積化した多結晶シリコンを用いたアクティブマトリクス型液晶表示装置において、TFTから発生する熱を速やかに放熱すると共に、信号の遅延や電源に発生するノイズを減し、冗長性を持たせることにより、安定した表示特性を有する液晶表示装置を高い製造歩留りで提供することを目的とするものである。

[0011]

【課題を解決するための手段】図1は安定した表示特性を得るという課題をドライバ回路の配置構成によって解決した本発明の原理的構成を示す概略図であり、表示部の各画素7に接続するデータバス8を駆動するデータドライバを少なくとも2以上のデータドライバブロック31、32・・・3mに分割することを特徴とし、さらに、この分割したデータドライバブロック31、32・・・3mのブロック毎に画像データ、制御信号、電源をデータドライバブロック31、32・・・3mに対応して設けたパッド101、102・・・10mから供給することも特徴とする。

【 0012】また、同じく表示部の各画素 7に接続するゲートパス 9 を駆動するゲートドライパを少なくとも 2 以上のゲートドライパブロック 51 、 52 ・・・ 5n に分割することを特徴とし、さらに、この分割したゲートドライパブロック 51 、 52 ・・・ 5n のブロック毎に制御信号、電源をゲートドライパブロック 51 、 52 ・・・

・・ 5_n に対応して設けたパッド 12_1 、 12_2 ・・・ 12_n から供給することも特徴とする。

【0013】また、本発明は、各ゲートドライバとパッドとの間及び各ゲータドライバとパッドとの間の少なくとも一方に〇のなかに×印のマークで示した接続/切断選択手段14,15を設けることを特徴とする。

【0014】また、本発明は、各データバス及び各ゲートパスの少なくとも一方のバスの両側に各バスを駆動するドライバブロック、即ち、データドライバブロック41、42・・・4m 或いはゲートドライバブロック61、62・・・6n を設けることを特徴とするものである。

【0015】また、図2は安定した表示特性を得るという課題を装置の放熟構造によって解決した本発明の原理的構成を示す図であり、ガラス基板からなるTFT基板1上にデータドライバ或いはゲートドライバを構成する多結晶シリコンTFT20(21は電極形成のための層間絶繰膜)を設け、このTFT基板1のTFTが設けられた側の面或いはTFTが設けられていない側の面に放熱板或いは熱伝導性の良い膜等の放熱部材24a、24bを設けることを特徴とする。

【0016】なお、放熟部材をTFTが設けられた側の面に設ける場合には、保護絶縁膜22を介して設けたシール剤23上にTFT20の発生する熱が伝わるのに十分な至近距離に放熱部材24aを設けるものである。

[0017]

【作用】データドライバ或いはゲートドライバの少なくとも一方を二つ以上のドライバブロックに分割し、この各ブロック毎に画像データ、制御信号、電源等を供給することにより、各画像データ線、制御信号線、電源線のバッドからの引回しが短くなり、信号の遅延や電源電圧の変動を低減でき、また、各ドライバに入力される各信号、電源、画像データの状態を各バッドからチェックすることが可能になる。

【0018】また、各ゲートドライバとパッドとの間及び各データドライバとパッドとの間の少なくとも一方に接続/切断選択手段を設けることによって、任意のブロックを切り離したり、チェックで使用したパッドより任意のブロックに各信号、電源、画像データを供給することが可能となる。

【0019】また、各データバス及び各ゲートバスの少なくとも一方のバスの両側に各バスを駆動するドライバブロックを設けることによって、一方を予備のドライバとして使用でき、ブロック毎にどちらか一方の端のドライバを選択することにより冗長性が高まる。

【OO20】さらに、放熱部材を設けることによって、 TFT及び液晶自体に影響を与えるTFTで発生する熱 を効率よく放熱することができ、また、シール剤を介し て放熱部材を設けることにより、放熱部材を設ける位置 の任意性或いは放熱効率をより高めることができる。

[0021]

【実施例】図3は、本発明の第1の実施例である安定した表示特性を得るためのデータドライバ及びゲートドライバの概念的構成を示す図であり、表示部の周辺に二つ以上のブロックに分割したデータドライパブロック31、32・・・3m及びゲートドライパブロック51、52・・・5nを互いに直交する方向に配置する。

【0022】各ドライパブロックには、それに対応するフレキシブルケーブル用パッド或いはワイヤボンディング用パッドからなるデータパッド 10_1 , 10_2 · · · 10_m 及びゲートパッド 12_1 , 12_2 · · · · 12_n より、DATA、VEE、CLK、SI、及び、VCC(ゲートドライパに対しては、VCCG、SIG、CLKG、及び、VEEG)を供給する。

【0023】図4は、本発明の第1の実施例のデータドライバ及びゲートドライバの具体的回路構成を示す図であり、各データドライバブロック31. 32···3m間、及び、各予備データドライバブロック41. 42···4m間はそれぞれスイッチング素子171. 172···171、及び、181, 182···181 で接続されており、これ等のスイッチング素子を信号81 にない、81 により81 のとにより81 のとにより81 のとにより81 のとにより81 のといる。

【0024】図4の〇の中に×印をマークした箇所をレーザ等で焼き切るとSigはVCCからVEEに変化しスイッチング素子がOFFになり、ブロックの接続が分離される。また、この様な接続の分離は、信号Sigをパッドから直接供給しても良いし、或いは、Sigによらずにスイッチング素子の所定部分をレーザリペア等で直接切断することにより行っても良い。上述の図1における接続/切断選択手段14、15は、この様なスイッチング素子、Sig、或いは、レーザ切断手段を含めて構成されているものである。

【0025】また、動作のチェックは、例えば、データドライパブロック31のチェックの場合には、データパッド101へ各信号(SI、CLK)、電源(VCC、VEE)、画像データ(DATA)を供給して、データパッド102より各信号(SI、CLK)、電源(VCC、VEE)、画像データ(DATA)をモニタすることができる。

【0026】この様なチェックにより、例えば、データドライパブロック32には欠陥があり、予備データドライパブロック42には欠陥がなかった場合には、Sig1及びSig1'により制御されている全てのスイッチング素子171、181をOFFにして予備データパッド112から各信号(SI、CLK)、電源(VCC、VEE)、画像デ

ータ(DATA)を予備データドライパブロック 42 に 供給して駆動することができ、これにより回路の冗長性 を高めることができる。

【0027】また、図4には示していないが、この様な構成をゲートドライバにも適用して、各ゲートドライバブロック51.52・・・5n間及び各予備ゲートドライバブロック61.62・・・6n間の接続・分離を制御することができ、また、各ブロックをチェックした結果、あるブロックに欠陥が発見された場合には、それに対応する予備ブロックに各信号(SIG、CLKG)、電源(VCCG、VEEG)を供給して駆動し、これにより回路の冗長性を高めることができる。

【0028】図5は、本発明の第2の実施例である液晶 表示装置の第1の放熱構造を説明する図であり、図5 (b)は図5(a)の線A-A'における断面構造を示

す図である。TFT基板 1 の中央部の表示エリア 2 5 に 液晶 2 6 をスイッチングするTFT(図示せず)を設け るとともに、液晶 2 6 の封止領域外にデータドライバ 3 及びゲートドライバ 5 を設ける。

【0029】そして、図5(b)に示すように、データドライバ3及びゲートドライバ5を構成する多結晶シリコンTFT上にシール剤23を介して放熱板24aを設ける(2は対向基板)。このような構成により、多結晶シリコンTFTで発生した熱は、液晶領域外に設けられた放熱板24aにより放熱されるので、熱がTFT自体及び液晶に悪影響を与えることがない。

【0030】また、図6は、本発明の第3の実施例である液晶表示装置の第2の放熱構造を説明する図であり、図6(b)は図6(a)の線A-A'における断面構造を示す図である。この場合には、図5の第2の実施例とは異なり、放熱板24aの一部が対向基板2に重なるように設けたものであり、この場合には、放熱板24aは遮光板としても作用する。

【0031】また、図7は、本発明の第4の実施例である液晶表示装置の第3の放熱構造を説明する図であり、図7(b)は図7(a)の線A-A'における断面構造を示す図である。この場合には、放熱板24bをTFT基板1のTFTが設けられていない側の面に密着させたものである。

【0032】この場合、TFT基板1がガラス基板であるため熱伝導性は良くないものの、放熱板24bはTFT基板1に密着しているので、放熱効果は十分にある。また、図7においては、シール剤23によりフレキシブルケーブル16の圧着部までを固定しているので、表示パネルの保護とフレキシブルケーブル16の断線防止の効果もある。

【0033】また、図8は、本発明の第5の実施例である液晶表示装置の第4の放熱構造を説明する図であり、図8(b)は図8(a)の線A-A'における断面構造を示す図である。この場合には、図7の第4の実施例と

同様に、放熟板24bをTFT基板1のTFTが設けられていない側の面に設けたものであるが、この場合には、データドライバ3及びゲートドライバ5は液晶26を封止した領域内にあるために(27は液晶シール剤)、データドライバ3及びゲートドライバ5を集積化した部分においてのみ、接着剤28を用いて放熟板24bを密着させる。

【0034】この場合に、TFT基板1の全面にわたって接着すると、データドライバ3及びゲートドライバ5からの発熱が放熱板24bを介して液晶領域を加熱することになり、液晶26が劣化することになるので、データドライバ3及びゲートドライバ5を集積化した部分においてのみ接着することが必要になる。

【0035】なお、上記の各実施例においては、各部材の材料を限定していないものの、例えば、層間絶縁膜21としてはSiO2或いはSi3N4、保護絶縁膜22としては同じくSiO2或いはSi3N4、シール剤23としては熱硬化性樹脂、光硬化性樹脂、或いは、紫外線硬化性樹脂、また、放熱部材24a、24bとしてはAI、Cu、Ti、Cr、Ta、Mo、或いは、それ等の合金を用いることによって構成するものである。

【0036】また、上記実施例2乃至5においては放熱部材24a、24bはTFT基板1の一方のみに設けられているが、図2に示す基本的構成のように、TFT基板1の両側に同時に設けても良いものである。さらに、上記各実施例においては、放熱部材を板状部材で説明しているが、板状部材ではなく、熱伝導性の良い上述の金属からなる膜状部材でも良いものである。

[0037]

【発明の効果】本発明によれば、表示特性の劣化の原因となる、信号の遅延と電源電圧の変動、或いは、TFTの発熱の影響を低減することができるので、多結晶シリコンアクティブマトリクス型液晶表示装置の高集積化及び大規模化を可能にするものである。

【図面の簡単な説明】

【図1】本発明の多結晶シリコンアクティブマトリクス 型液晶表示装置に用いるTFT基板の原理的構成を概念 的に示した図である。

【図2】本発明の多結晶シリコンアクティブマトリクス 型液晶表示装置に用いるTFTドライバの放熱構造の原 理的構成を示す図である。

【図3】本発明の第1の実施例であるデータドライバ及びゲートドライバの概念的構成を示す図である。

【図4】本発明の第1の実施例であるデータドライバ及びゲートドライバの具体的回路構成を示す図である。

【図5】本発明の第2の実施例である液晶表示装置の第

1の放熱構造を説明する図である。

【図6】本発明の第3の実施例である液晶表示装置の第 2の放熱構造を説明する図である。

【図7】本発明の第4の実施例である液晶表示装置の第 3の放熱構造を説明する図である。

【図8】本発明の第5の実施例である液晶表示装置の第4の放熱構造を説明する図である。

【図9】従来の多結晶シリコンアクティブマトリクス型 液晶表示装置に用いるTFT基板の概念的構成を示す図 である。

【符号の説明】

- 1 TFT基板
- 2 対向基板
- 3 データドライバ
- 3 i 番目のデータドライパブロック
- 4 予備データドライバ
- 4i i 番目の予備データドライパブロック
- 5 ゲートドライバ
- 5i i 番目のゲートドライパブロック
- 6 予備ゲートドライバ
- 6i i番目の予備ゲートドライパブロック
- 7 画素
- 8 データパス
- 9. ゲートバス
- 10: i番目のデータパッド
- 11; i番目の予備データパッド
- 12; i番目のゲートパッド
- 13; i番目の予備ゲートパッド
- 14 データドライパブロック接続/切断選択手段
- 15 ゲートドライパブロック接続/切断選択手段
- 16 フレキシブルケーブル
- 17i i番目のスイッチング素子
- 18; i番目のスイッチング素子
- 20 多結晶シリコンTFT
- 21 層間絶縁膜
- 22 保護絶縁膜
- 23 シール剤

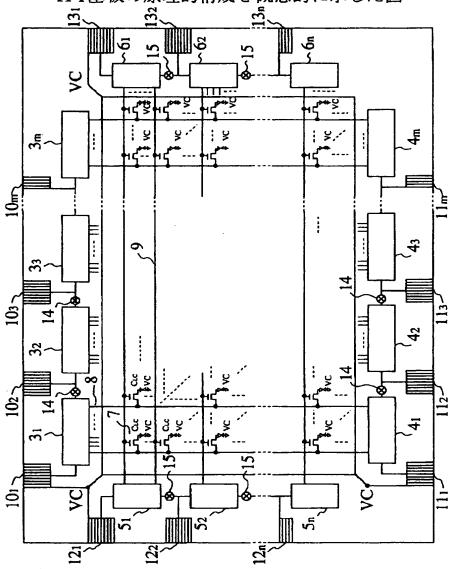
24a TFT基板のTFTが設けられた側の面の放熟 部材

24b TFT基板のTFTが設けられていない側の面 の放熱部材

- 25 表示エリア
- 26 液晶
- 27 液晶シール剤
- 28 接着剤

[図1]

本発明のアクティブマトリクス型液晶表示装置の TFT基板の原理的構成を概念的に示した図

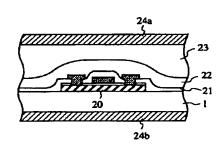


* ライハ* フ* ロック * ータト* ライハ* フ* ロッタ * ライハ* フ* ロック * ートト* ライハ* フ* ロック

3i: i番目のデート 4i: i番目の子備デ 5i: i番目のケート 6i: i番目の子備ゲ 7: 画素 8: データバス 9:ゲートバス 10i:i番目のデータパット 11i:i番目のデ備データパット 12i:i番目のデ備データパット 13i:i番目のデ備ゲートパット

【図2】

本発明のアクティブマトリクス型液晶表示装置の TFTドライバの放熱構造の原理的構成を示す図



1:TPT基板

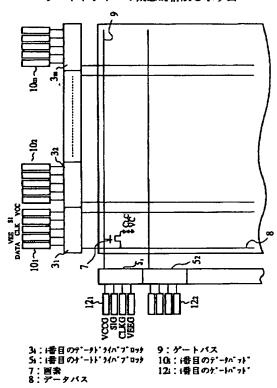
24a: 放熱板 24b: 放熱板

20:多結晶シリコンTPT 21:層岡範縁膜

22:保護絶縁膜 23:シール剤

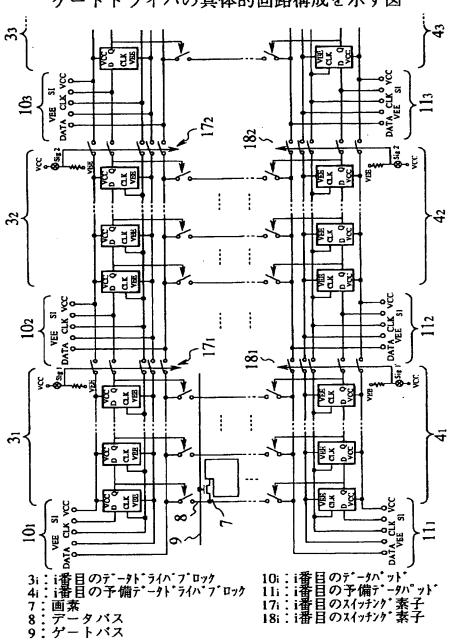
[図3]

本発明の第1の実施例であるデータドライバ及び ゲートドライバの概念的構成を示す図



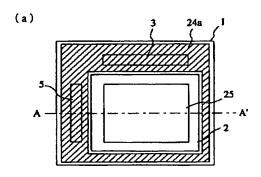
[図4]

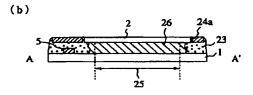
本発明の第1の実施例であるデータドライバ及び ゲートドライバの具体的回路構成を示す図



【図5】

本発明の第2の実施例である液晶表示装置の第1の 放熱構造を説明する図





1:TFT基板 2:対向基板 24a:放熱板 25:表示エリア

3: データドライバ

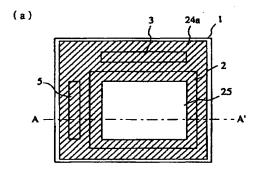
ライパ 26:液晶

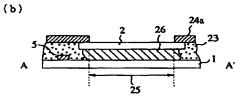
5:ゲートドライバ

23:シール剤

【図6】

本発明の第3の実施例である液晶表示装置の第2の 放熱構造を説明する図





1:TFT基板 2:対向基板 24a:放熱板

3: データドライバ

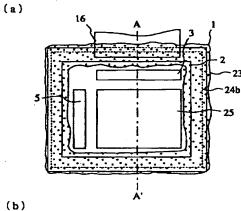
25: 表示エリア 26:液晶

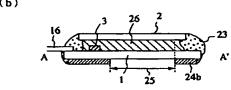
5:ゲートドライバ

23:シール剤

【図7】

本発明の第4の実施例である液晶表示装置の第3の 放熱構造を説明する図





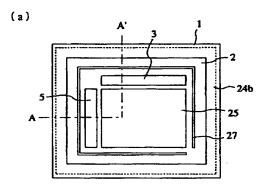
1:TFT基板 23:シール剤 2:対向基板 24b:放無板 3:データドライバ 25:表示エリア

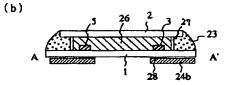
5:ゲートドライバ 26:液晶

16: フレキシブルケーブル

[図8]

本発明の第5の実施例である液晶表示装置の第4の 放熱構造を説明する図





 1:TFT基板
 24b:放熱板

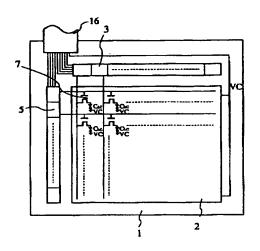
 2:対向基板
 25:表示エリア

 3:アータドライバ
 26:液晶

5:ゲートドライバ 27:液晶シール剤 23:シール剤 28:接着剤

【図9】

従来の多結晶シリコンアクティブマトリクス型液晶 表示装置に用いるTFT基板の概念的構成を示す図



1:TFT基板

7: 画素

2:対向基板

16:フレキシブルケーブル

3: データドライバ

5:ゲートドライバ

フロントページの続き

(72) 発明者 高原 和博

神奈川県川崎市中原区上小田中1015番地

富士通株式会社内